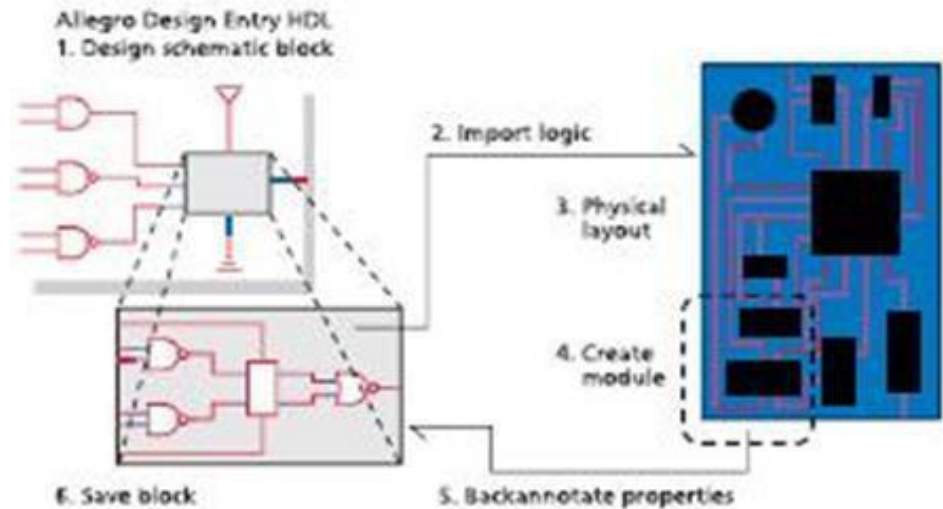


Allegro Design Authoring

Cadence Allegro Design Authoring 设计创建技术与 Allegro PCB Editor 紧密集成，它支持企业吸收和建立含有多种特性和实用工具，可加速 PCB 设计创建。该技术与 Cadence Incisive 和 PSpice® 仿真器的高度集成，可分别实现数字和模拟仿真。



1. 优点

- 缩短创建设计的时间
- 允许原理图设计师和版图工程师并行工作
- 通过支持灵活的设计复用，减少重复工作并预防错误
- 通过支持企业级部署，减少整体软件成本
- 使用 Allegro PCB Editor 提供充分确认的流程
- 有强大的零件库的创建和管理方案的支持
- 随设计复杂性的增长而提供可扩展性

2. 功能特征

- 支持企业级管理

Cadence HDL 设计创建技术可以在网络安装，并能提供可控的企业内部署支持，降低了整体拥有成本。软件安装路径级、站点级或用户级可配置默认选项、菜单和定制实用工具，几乎所有程序和实用工具都可以从命令行运行，使基于脚本的自动化管理成为可能。此外，用户可以编写自己的定制规则，并允许用户从定制的工作流程内部启动和运行程序。

►整合的设计流程

Cadence HDL 设计创建技术被完全纳入 Allegro 平台，以确保无缝的数据流程和集成。该技术适用于多种设计环境：从逻辑设计到 PCB 设计的约束和逻辑传递；由 PCB 到原理图进行的数据反标；该流程的许多其他方面都会在发布前进行仔细测试。

►设计复用支持

大部分设计开始于其他设计或者复用其他设计的重要部分，Cadence 设计创建技术给予设计师多种复用选择，以便为其设计选择最有效的设计复用途径。旧设计的页面、模块或整个设计都可以进行复用，以减少重复工作和错误。

联系方式：

科通数字技术有限公司

总部：深圳市南山区高新南九道微软科通大厦 8-11 层

产品经理：王其平

手机：18049720018

邮件：QipingWang@comtech.com.cn

地址：上海市徐汇区桂平路 426 号华鑫商务中心 2 号楼 7 层 03-04 室

华东地区

联系人：陈敏敏

手机：18017922811

邮件：PeterChen@comtech.com.cn

地址：上海市徐汇区桂平路 426 号华鑫商务中心 2 号楼 7 层 03-04 室

华南及西部地区

联系人：谭波涛

手机：15920086575

邮件：terrytan@comtech.com.cn

地址：深圳市南山区高新南九道微软科通大厦 8-11 层

华北地区

联系人：党建成

手机：18010161381

邮件：SudyDang@comtech.com.cn

地址：北京市海淀区中关村大街1号海龙大厦14层北区1418-21